

智慧机房 V2.0 - 任务 #2646

任务 # 2587 (已发货): OM-CLR-MYC-Y6ULX项目研发

4、硬件调试

2019-10-29 15:44 - 韦银剑

状态:	完结	开始日期:	2019-10-29
优先级:	普通	计划完成日期:	2019-11-05
指派给:	韦银剑	% 完成:	40%
类别:		预期时间:	0.00 小时
目标版本:		耗时:	0.00 小时
描述			
<p>根据系统测试反馈, 修改点: 1、67/66号引脚不受控制, 本来是串口5的, 测试后串口5不能通信, 设置为GPIO也不能控制电平。 2、网口问题, 内部PHY的系统定义为ETH1, 外挂PHY定义为EHT0, 系统内部不能调换过来, 所以就调换硬件, 以配合现有的ZLG开发板习惯(右边是EHT0, 左边是EHT1)。 3、SD卡, 焊接上TVS管后, 导致SD卡刷机失败, 但是进入系统后, 可以正常的读取SD卡里面的内容, 经推断, 可能是刷机的时候, SD卡的读取速度比较高, 导致对电路板的阻抗匹配要求比较高, 解决办法1: 更新别的TVS管(目前用的国产TVS管) 解决办法2: 不焊接TVS管, 因为这个接口是刷机的时候用的, 不是经常用, 所以可以不用TVS管</p>			

历史记录

#1 - 2019-10-31 17:27 - 韦银剑

1、GPIO3_28和LED_DATA23上拉导致不能开机, 所以不再引出这两个IO口。

#2 - 2019-11-08 14:43 - om 经理1

- 状态从 已发货 变更为 完结